

**DETERMINA A CONTRARRE SEMPLIFICATA  
PER AFFIDAMENTI SOTTO SOGLIA  
(artt. 36, comma 2 lettera a e 63, d.lgs. 50/2016)**

**Rif. Richiesta di Acquisto:** 41481 del 05-11-2020

**Oggetto:** Run multiproject in tecnologia IHP SG13S con 40 chip inclusi di superficie unitaria 2 mm<sup>2</sup> + 10 packaging tipo JLCC44.

**CIG:** Z692F6393A

**RUP:** Badoni Davide

**Procedura di Gara:** Fuori MEPA: Affidamento Diretto

L'acquisto in oggetto consiste in circuiti integrati necessari per l'elettronica del front-end degli RPC upgrade fase 2 di ATLAS.  
Il circuito integrato IC è stato progettato dai progettisti del gruppo ATLAS, utilizzando il design kit della tecnologia "SiGe HBT SG13S" di IHP Microelectronics.  
A causa del basso volume di produzione, i circuiti saranno prodotti a prezzo scontato per istituti di ricerca tramite il servizio di prototipazione "MPW & Prototyping" disponibile attraverso il consorzio EURORACTICE, fornitore unico europeo per la tecnologia scelta, di cui la nostra sezione è membro/customer. La distribuzione di questa tecnologia ed il supporto per la sottomissione del progetto, in particolare, viene effettuata esclusivamente dal "Fraunhofer IIS" (Germania) per conto del consorzio Europractice.  
Si propone dunque l'acquisto dal fornitore "Fraunhofer IIS".

**Importo a base di gara:** 9900,00 EUR+IVA 0.0% (totale 9900,00 EUR)

**Criterio di agg.:** Prezzo piu' basso: caratteristiche standardizzate

**Fondo pagante n. 1:** FASE2\_ATLAS/0000/U1030102008: 9172,00 EUR

**Fondo pagante n. 2:** ATTR SERV BASE/0000/U1030102008: 728,00 EUR